I. IDENTIFICACIÓN

CURSO : SISTEMAS ELECTRÓNICOS PROGRAMABLES
TRADUCCIÓN : PROGRAMMABLE ELECTRONIC SYSTEMS

SIGLA : IEE2463 CRÉDITOS : 10

MÓDULOS

REQUISITOS : IEE2713
RESTRICCIONES : NO TIENE
CONECTOR : NO TIENE
CARÁCTER : OPTATIVO

TIPO

CALIFICACIÓN : ESTÁNDAR DISCIPLINA : INGENIERÍA

PALABRAS CLAVE

NIVEL FORMATIVO : PREGRADO

II. DESCRIPCIÓN DEL CURSO

El curso introduce y entrega los conocimientos fundamentales para trabajar con Sistemas Electrónicos Programables en Ingeniería Eléctrica.

III. OBJETIVOS DE APRENDIZAJE

- 1. Conocer la arquitectura electrónica de los sistemas electrónicos programables y sus principales tecnologías.
- 2. Comprender la operación a nivel de hardware y software de los sistemas electrónicos programables, así como su interacción con el mundo físico.
- 3. Apreciar el amplio espectro de aplicaciones de los sistemas electrónicos programables en la vida moderna.
- 4. Analizar la dinámica del ambiente físico con el cual debe interactuar un sistema electrónico programable y a partir de ello sintetizar especificaciones de diseño y operación.
- 5. Proponer soluciones técnicamente factibles a un problema real utilizando sistemas electrónicos programables.
- 6. Adquirir experiencia básica en la implementación de soluciones con sistemas electrónicos programables.
- 7. Evaluar el desempeño de un sistema electrónico programable.

IV. CONTENIDOS

- 1. Introducción.
 - 1.1. ¿Qué son sistemas electrónicos programables?
 - 1.2. Tecnologías principales y sus características: FPGA, microprocesadores, microcontroladores, DSPs.
 - 1.3. Aplicaciones.
 - 1.4. Sistemas ciber-físicos.
 - 1.5. Limitaciones de costo, capacidad de cómputo y consumo energético.
- 2. Arquitectura de microcontroladores.
 - 2.1. Procesador, memoria, periféricos, set de instrucciones, interrupciones, scheduling y multitasking.
 - 2.2. Estándares de interconexión I/O, buses y puertos (SPI, UART, I2C, ethernet, etc.).
- 3. Modelamiento de la dinámica del ambiente en el cual se sitúa el SEP (necesidad de tiempo real, flujo de datos, concurrencia).
 - 3.1. Dinámicas continuas, discretas, híbridas, máquinas de estado, modelos de computación concurrente.
- 4. Diseño con sensores, procesadores y actuadores que componen el SEP e interactúan con el ambiente.

- 5. Análisis de SEPs, especificación de comportamientos deseados e indeseados, verificación de diseño, cumplimiento de especificaciones y restricciones realistas.
- 6. Elementos de programación.
 - 6.1. Sistemas operativos de tiempo real, concurrencia, lenguajes de programación.

V. METODOLOGÍA PARA EL APRENDIZAJE

- Clases lectivas
- Tareas
- Proyectos.

VI. EVALUACIÓN DE APRENDIZAJES

La evaluación consiste en:

- Laboratorios individuales (50 %)
- 2 Interrogaciones (30 %)
- Controles de Cátedra (10 %)
- Proyecto grupal (10 %)

VII. BIBLIOGRAFÍA

Introduction to Embedded Systems: Using Microcontrollers and the MSP430, Manuel Jiménez (Author), Rogelio Palomera (Author), Isidoro Couvertier (Author), 2013.

Edward A. Lee and Sanjit A. Seshia, Introduction to Embedded Systems, A Cyber-Physical Systems Approach, Edition 1.5, http://LeeSeshia.org , ISBN 978-0-557-70857-4, 2014.

Embedded System Design, Embedded Systems Foundations of Cyber-Physical Systems, Marwedel, Peter, 2010

S. A. Edwards, Languages for Digital Embedded Systems, Kluwer Academic Press, ISBN 079237925X, 2000.